## 産業応用部門 回転機技術委員会 協賛フォーラム

## 「先進電磁界解析による設計高度化技術」

概要:電磁界解析は電力・電気機器の設計開発に欠かせないものとなっています。本フォーラムは「先進電磁界解析による設計高度化技術調査専門委員会」(設置期間:2013年4月~2016年3月)で調査した最新の電磁界解析技術および電磁界解析の設計応用についてまとめた技術報告1391号「先進電磁界解析による設計高度化技術」の内容をわかりやすく解説致します。電磁界解析を使った設計・開発業務を担当する技術者、電磁界解析法・ソフトウェアを研究・開発する技術者、研究者、学生の皆様のご参加をお待ち致しております。なお、本技術報告に関するフォーラムは今回1回限りとなります。

日時: 平成29年3月10日(金)10:30~16:15

会場:同志社大学東京オフィス

東京都中央区京橋2丁目7番19号 京橋イーストビル3階

http://tokyo-office.doshisha.ac.jp/access/map.html

TEL: 03-6228-7260

「東京」駅八重洲南口から徒歩6分

東京メトロ銀座線「京橋」駅 6番出口から徒歩1分

東京メトロ有楽町線「銀座一丁目」駅 7番出口から徒歩3分

都営浅草線「宝町」駅 A5~A7 出口から徒歩 3 分

\_\_\_\_\_

## プログラム:

1. 10:30~10:40 総論(技術報告概要) 阿波根明 (サイエンスソリューションズ)

2. 10:40~11:10 高速解析のための電気機器の縮約モデル 佐藤佑樹, 五十嵐一 (北海道大学)

3. 11:10~11:40 連立方程式の並列計算法 圓谷友紀 (福岡大学), 岡本吉史 (法政大学)

4. 11:40~12:10 時間領域並列計算法 高橋康人 (同志社大学)

昼休み

5. 13:30~14:00 各種電磁界解析ソフトウェアの特徴 菅原賢悟 (近畿大学) 6. 14:00~14:30 電気機器の等価回路モデル 進藤裕司 (川崎重工)

7. 14:30~15:00 ヒステリシスモデルのベンチマーキング 宮田健治 (日立製作所)

8. 15:00~15:30 交流ヒステリシスモデル 松尾哲司 (京都大学)

15:30~16:10 休憩・アンケート回収・質問回答

16:10~16:15 閉会挨拶

テキスト: 電気学会技術報告第 1391 号 「先進電磁界解析による設計高度化技術」 (2016 年 12 月発行, 定価 4,795 円)をテキストとして使用します。なお、希望者には特別価格(会員:3,200 円, 非会員:3,700 円) にて頒布しますので、お申し込み時にその旨を記載ください。

参加費: 会員(正員) ¥6,000- (不課税) 非会員(一般) ¥8,000- (税込)

会員(准・学生員) ¥3,000-(不課税) 非会員(学生) ¥4,000-(税込)

申込方法 : 下記いずれかの方法より、お申し込みください.

○ホームページからのお申込み: http://www.iee.or.jp/forum.html

 $\circ$ 電子メール,または FAX でのお申込み:「フォーラム「先進電磁界解析」 参加申し込み」と題記し,会員/非会員の別,氏名,所属,連絡先(住所,電話,ファックス,電子メール),テキストの要・不要の別をご記入の上,2月28日(火)までに下記へお申し込みください(定員80名に達し次第,締め切らせていただきます).

北海道大学 大学院情報科学研究科 五十嵐一

e-mail: igarashi(at)ssi.ist.hokudai.ac.jp, (at は@にお直し下さい) phone: 011-706-6486, fax: 011-706-7670 **参加費支払い方法**: 参加費は、当日に現金でお支払い願います。領収書は、原則としてフォーラム当日の日付で会場渡しとなりますが、その他のご指示がある場合は申込時にご連絡ください。

主催:電気学会 電力・エネルギー部門 静止器技術委員会 (小林委員長)

協賛:電気学会 産業応用部門 回転機技術委員会 (深見委員長)