

チップレットSoC(システム・オン・チップ) 設計セミナー

2025年11月13日~14日

参加費無料・先着30名
2日間でチップレットSoC設計のエッセンスを習得

日本IBMが開発した
チップレットSoCの設計を学べる教育プログラム

The Game Chiplet

半導体製品開発の「リアル」を楽しみながら体験できる

北九州市で日本初のパイロットセミナー開催
新体験でチップレットSoC設計者を目指そう！

お申込みはこちら！



Chiplet(チップレット)って何だろう？
IoT機器の最上流開発コンサルタントになりたい！
SoC設計のノウハウを短期間で習得したい！

主催： 北九州市立大学

共催： 日本IBM(株), 日本アイ・ビー・エムデジタルサービス(株)
北九州市, (公財)北九州産業学術推進機構

Chiplet(チップレット)

大規模な半導体を複数の小さな機能ブロック(チップ)に分割し、パッケージ内で高密度に接続して一体化する技術です。設計や製造コストを抑え、性能と歩留まりを向上させます。



会場: IBM九州DXセンター

〒802-0006
福岡県北九州市小倉北区魚町3丁目5-5
BIZIA小倉13F



講師



中武 繁寿

北九州市立大学国際環境工学部学情報システム工学科・教授・副学長。博士(工学)。専門はVLSI CADアルゴリズム, アナログ・ディジタル混載LSI設計技術



高島 康裕

北九州市立大学国際環境工学部学情報システム工学科・教授・学長。博士(工学)。専門はLSI設計アルゴリズム, 組み合わせ最適化,



山崎 進

北九州市立大学国際環境工学部学情報システム工学科・准教授。博士(工学)。専門はソフトウェア, ドメイン特化アーキテクチャ,



青田 健太郎

IBM Research Scientist. 専門は、ソフトウェアデザイン。組み込みソフトウェア開発、車載ソフトウェアのプロジェクトマネージャ、自動運転車両開発の技術コンサルティング等を経て現職。



小西 研司

IBM Research Scientist. 専門は、ハードウェアデザイン, ASIC/SoC, 組み込みシステム, IoT等通信システムなど。セミコンジャパンADIS実行推進委員。

スケジュール

2025年11月13日(木)

13:00 Day1開始

イントロダクション

Chipletとは

設計導入

18:00 懇親会

2025年11月14日(金)

9:00 Day2開始

アーキテクチャと

パッケージング

設計・設計レビュー

16:00 総括・表彰式



メインファシリテータ
西田 健

北九州市立大学国際環境工学部・環境技術研究所教授。専門はAIロボティクス。博士(工学)。(株)ろぼあぶり代表取締役。多数の企業の技術顧問を歴任。現在、同大学情報イノベーション学部設置準備委員・産学教育ディレクターを兼務。