

# 電子回路研究会

〔委員長〕井上高宏（熊本大）

〔幹事〕石川雅之（木更津高専）, 西城和幸（ソニー）, 常田明夫（熊本大）

〔幹事補佐〕高井伸和（東京工芸大）

日時 7月4日（木）13：00～17：15

7月5日（金）9：00～17：00

場所 北見工業大学 講義棟1階A103教室（北見市公園町165，女満別空港から 女満別空港より北見行き連絡バスにて約45分(800円)，工大入り口下車徒歩5分．または，終点北見バスターミナルで下車し，の経路による． JR北見駅から 北見バスターミナル(JR北見駅横，東急イン1F)付近のバス停「北見駅前」あるいは「東急百貨店前」で「美輪，小泉8号線」に乗り「工大入り口」下車（運賃前払い，200円）．徒歩5分．またはJR北見駅前よりタクシーで8分，1,000円程度．)

詳細は<http://www.elec.kitami-it.ac.jp/~tanimoto/KENKYUUKAI/guide.html> を参照。

現地連絡先 谷本 洋（北見工業大学 電気電子工学科）

Tel:0157-26-9278 E-mail:tanimoto@elec.kitami-it.ac.jp

内容連絡先 石川 雅之（木更津工業高等専門学校 電気電子工学科）

Tel:0438-30-4101 E-Mail:ishikawa@e.kisarazu.ac.jp

議題 テーマ「電子回路一般」

7月4日13：00～17：15

ECT-02-56 MOSFETの等価変換による低電源電圧OTAの構成

佐藤隆英，楠田義憲，高木茂孝，藤井信生（東工大）

ECT-02-57 等価MOSFETを用いた低電圧動作可能なOTAの構成法

河合慶悟，高頭和博，熊沢利昭，高井伸和（東京工芸大）

ECT-02-58 線形OTAを実現するための双曲線回路とマルチTANH回路との組み合わせ

松元藤彦，和崎拓己，野口泰明（防衛大）

ECT-02-59 multi-tail回路を用いた2乗回路

松平和也，谷本 洋（北見工大）

ECT-02-60 電流除算回路を用いた擬似指数関数発生回路のVGAへの応用

山口 誠，兵庫 明，関根慶太郎（東京理科大）

ECT-02-61 CMOSカレントミラー回路の周波数特性

八木光喜子，小川覚美，渡辺健藏(静岡大)

- ECT-02-62 高利得での周波数特性を改善した電流帰還型演算増幅器  
齋藤麻美, 兵庫 明, 関根慶太郎 (東京理科大)
- ECT-02-63 LCタンクを用いたミキサ回路の変換利得の向上手法  
本間寛忠, 兵庫 明, 関根慶太郎 (東京理科大)
- ECT-02-64 2.4GHz帯 1.8V動作のCMOS RFフロントエンドICの試作  
小紫浩史, 山本和也, 若田秀幸, 平間哲也, 古川彰彦, 佐藤久恭  
三木隆博, 加藤直之 (三菱電機), 兵庫 明, 関根慶太郎 (東京理科大)
- ECT-02-65 リミットサイクル発振を防止した4次フィードフォワードノイズシェーピングD/A変換器  
松谷康之, 門 勇一, 寺田 純 (NTT通信エネルギー研究所)  
藤原 宗, 江口 隆, 田村真帆子 (NTTエレクトロニクス)
- 7月5日 9:00~12:05
- ECT-02-66 負性容量を適用したLC発振回路における発振モード  
林 誠, 谷本 洋 (北見工大)
- ECT-02-67 MOS温度補償水晶発振回路  
泉谷昭二, 黒沼祐二, 足立武彦 (横浜国大)
- ECT-02-68 浮遊電圧源を用いた新しいCMOS浮遊抵抗回路の一構成  
飯尾義徳, 井上高宏 (熊本大)
- ECT-02-69 標準CMOSプロセスによるRFスパイラルインダクタの特性改善手法  
佐藤紳悟, 杉本泰博 (中央大)
- ECT-02-70 2次HPF特性をもつ光電気変換回路  
玄場 貴之, 立附 真, 山岡秀嗣, 中村正孝, 橋爪信郎 (広島工大)
- ECT-02-71 多端子対F行列によるRCポリフェーズフィルタの解析  
福良純也, 谷本 洋 (北見工大)
- ECT-02-72 MOSFETを用いた高周波バイカッドフィルタの一構成  
田村康児, 重広孝則 (広島工大)
- ECT-02-73 ビデオ増幅器を用いた高周波フィルタ  
田中洋介, 小川覚美, 渡辺健藏 (静岡大)
- 7月5日13:00~17:00
- ECT-02-74 太陽光発電システムのための太陽追尾回路  
渡会 理, 山本 良 (東海大)
- ECT-02-75 太陽光・風力によるハイブリッド発電システムの試作  
渡会 理, 松永竜介 (東海大)
- ECT-02-76 Pic Basic Pilot による電子計測回路の設計例  
渡会 理, 大場知葉 (東海大)
- ECT-02-77 パルス形ハードウェアニューロンモデルによる抵抗結合環状ニューラルネットワークに

対する検討

- 菅野直哉, 丁 海燕, 関根好文 (日 大)
- ECT-02-78 直接結合したパルス形CMOSニューロンモデルの動作特性  
泉妻まり子, 関根好文 (日 大)
- ECT-02-79 セル構造による進化型アナログ回路の自動実現  
森 創司 (東工大), 柴田 肇 (アナログデバイス), 藤井信生 (東工大)
- ECT-02-80 AB級動作スイッチトカレント回路の低電圧化の提案  
佐々木慎也 (ネオテクノ), 高井伸和, 高頭和博 (東京工芸大)
- ECT-02-81 低電圧で動作する等価MOSFETの提案とその応用  
熊沢利昭, 高井伸和 (東京工芸大)
- ECT-02-82 誤差電流打ち消し回路を用いたconstant-gm Rail-to-Rail入力段の一構成  
小林智史, 兵庫 明, 関根慶太郎 (東京理科大)
- ECT-02-83 プログラマブル リング形SC DC-DCコンバータの効率改善手法  
塚本隆幸, 兵庫 明, 関根慶太郎 (東京理科大)

\*7月4日に, 懇親会を予定していますので奮ってご参加下さい。なお, 懇親会会費 (5,000円の予定) は当日お支払い下さい。発表後の変更やその他の情報は, 電子回路研究会のホームページをご覧ください。URLは, <http://ieej.si.noda.sut.ac.jp/ect/>です。