

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木茂孝（東工大）

〔幹事〕石川雅之（木更津高専），西城和幸（ソニー），高井伸和（東京工芸大）

〔幹事補佐〕佐藤隆英（東工大）

日時 平成15年11月13日（木）13:00～17:35

場所 北九州学術研究都市 産学連携センター2階 中研修室

（〒808-0135 北九州市若松区ひびきの2-1 093-695-3111（代表））

(1)JR鹿児島本線「折尾駅」西口から市営バス「学研都市」行きにて約20分，
「学研都市ひびきの」下車．

(2)JR鹿児島本線「黒崎駅」下車．黒崎バスセンター6番乗り場から西鉄または
市営バス「急行 芦屋（鶴松団地）」行きにて約20分，「学研都市ひびきの」
下車．

(3)福岡空港から市営地下鉄にて「博多」下車，JR鹿児島本線（小倉方面）に
乗り換え(1)または(2)へ

(4)山陽新幹線「小倉」駅で鹿児島本線（博多方面）に乗り換え，(1)または(2)へ

アクセスについては <http://www.ksrp.or.jp/09access/index.html> もご覧下さい．

- ECT-03-80 平衡型回路における線形浮遊抵抗対のMOSトランジスタによる等価構成
伊藤和将，和田和千，田所嘉昭（豊橋技術科学大学）……… 1
- ECT-03-81 プログラマブルキャパシタアレイの周波数特性の解析と設計
井上高宏，常田明夫，日野臣教，李 孜，千代永純一（熊本大学）……… 7
- ECT-03-82 電子可変MOS抵抗素子を用いた新しい連続時間形FPAA用コア回路の一実現
井上高宏，常田明夫，安成 潤，田中修吾（熊本大学）……… 11
- ECT-03-83 イメージ除去を考慮したオンチップ・チョッパ安定化ミキサの構成
松原正悟，高木茂孝，藤井信生（東京工業大学）……… 15

ECT-03-84	A Clock and Data Recovery PLL for Variable bit Rate NRZ Data using Adaptive Phase Frequency Detector Gijun Idei , Hiroaki Kunieda (Tokyo Institute of Technology)	21
ECT-03-85	サンプルホールド回路を用いた低ジッタ PLL の設計 平工泰之, 鈴木 勉, 大浦崇央, 浅井秀樹 (静岡大学)	27
ECT-03-86	PLL のループフィルタの構成に関する一検討 高橋一嘉, 兵庫 明, 関根慶太郎 (東京理科大学)	31
ECT-03-87	[招待講演] FDSOI を用いたスイッチトキャパシタ型 0.5V オンチップ電源の開発 布施常明, 太田雅子, 亀山 敦 (東芝セミコンダクター社)	35
ECT-03-88	[招待講演] FD-SOI を用いた 0.5V 動作ノイズシェーピング A/D 変換器 松谷康之 (NTT マイクロシステムインテグレーション研究所)	41
ECT-03-89	[招待講演] 低消費電力の 2.4GHz 帯近距離無線用 CMOS LSI に内蔵する 送信用電力増幅器 小館淳一, 束原恒夫 (NTT マイクロシステムインテグレーション研究所)	47
ECT-03-90	[招待講演] CMOS/SOI 技術による複素 BPF と周波数逡倍器を備えた 1V, 2.4 GHz 動作の FSK 受信機 宇賀神 守, 束原恒夫 (NTT マイクロシステムインテグレーション研究所)	53

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木茂孝(東工大)

〔幹事〕石川雅之(木更津高専), 西城和幸(ソニー), 高井伸和(東京工芸大)

〔幹事補佐〕佐藤隆英(東工大)

日時 平成15年11月14日(金) 9:00~15:50

- 場 所 北九州学術研究都市 産学連携センター 2階 中研修室
 (〒808-0135 北九州市若松区ひびきの2-1 093-695-3111 (代表))
 (1)JR鹿児島本線「折尾駅」西口から市営バス「学研都市」行きにて約20分、
 「学研都市ひびきの」下車。
 (2)JR鹿児島本線「黒崎駅」下車。黒崎バスセンター6番乗り場から西鉄または
 市営バス「急行 芦屋(鶴松団地)」行きにて約20分、「学研都市ひびきの」
 下車。
 (3)福岡空港から市営地下鉄にて「博多」下車，JR鹿児島本線(小倉方面)に
 乗り換え(1)または(2)へ
 (4)山陽新幹線「小倉」駅で鹿児島本線(博多方面)に乗り換え，(1)または(2)へ

アクセスについては <http://www.ksrp.or.jp/09access/index.html> もご覧下さい。

ECT-03-91	電流帰還型演算増幅器の入力段の一構成	広瀬正幸，島 健(神奈川大学).....	1
ECT-03-92	拡張 SINH セルを用いた線形バイポーラ OTA の実現	松元藤彦(防衛大学校) 山口 勇(陸上自衛隊) 野口泰明(防衛大学校).....	5
ECT-03-93	飽和領域と抵抗領域で動作する OTA を用いた移動度減少の打ち消し手法	藤井隼人，兵庫 明，関根慶太郎(東京理科大学).....	11
ECT-03-94	縦積み 2 段構成による増幅器の検討	内田正隆，石川洋平，深井澄夫(佐賀大学).....	15
ECT-03-95	変形差動対を用いた擬似指数関数発生回路の一構成	田嶋信太郎，兵庫 明，関根慶太郎(東京理科大学).....	19
ECT-03-96	CFCS 技術を用いたパイプライン ADC 用 2bitMDAC の検討	磯田尚希，谷口研二(大阪大学).....	23
ECT-03-97	4GS/s 6-bit バイポーラ ADC の回路構成に関する検討	川田真也，杉本泰博(中央大学).....	29
ECT-03-98	2V 動作，500MHz CMOS RF フロントエンド回路の検討	木村 篤，櫻井宏樹，杉本泰博(中央大学).....	35

ECT-03-99	安定な高 Q を有する低周波能動 RC2 次バンドパス回路 升味伸之, 中村正孝 (広島工業大学)	39
ECT-03-100	FG-MOS による多入力可変論理回路の提案 石川洋平, 深井澄夫 (佐賀大学)	43
ECT-03-101	FG-MOS を用いたコンパレータの設計 山口竜司, 石川洋平, 深井澄夫 (佐賀大学)	47
ECT-03-102	浮遊ゲート上の初期電荷に依らない FG-MOSFET のみかけのしきい電圧の 電子的固定手法とその解析 井上高宏, 常田明夫, 市原栄蔵, 山川俊貴 (熊本大学)	51
ECT-03-103	CMOS リング発振器型 ASK 変調器の一設計とその解析 井上高宏, 常田明夫, 山川俊貴, 尾園弘和 (熊本大学)	57
ECT-03-104	スイッチトカレント電流コピア回路における電流コピー誤差低減の一手法 井上高宏, 常田明夫, 市原栄蔵, 鶴巢哲朗, 岩崎俊彦, 井本和之 (熊本大学)	61
ECT-03-105	低電圧半クロック遅延電流コンパレータの一設計とその解析 井上高宏, 常田明夫, 市原栄蔵, 鶴巢哲朗, 井本和之, 岩崎俊彦 (熊本大学)	65
ECT-03-106	集積化可能な高周波電磁誘導受電形定電圧電源回路の一設計とその解析 井上高宏, 常田明夫, 高宗義成, 江藤慎一郎, 竹中智哉 (熊本大学)	69