

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木 茂孝（東京工業大学）
〔幹事〕石川 雅之（木更津高専），西城 和幸（ソニー），
高井 伸和（東京工芸大学）
〔幹事補佐〕佐藤 隆英（東京工業大学）

日時 平成16年1月21日（水）13：00 - 17：20
平成16年1月22日（木）09：00 - 12：00
平成16年1月23日（金）09：00 - 12：00

場所 新潟大学 五十嵐キャンパス 新潟大学大学院自然科学研究科大会議室
（〒950-2181 新潟市五十嵐2の町 8050 番地 025-262-7000（代表））
新潟駅からJR越後線にて約25分，内野駅下車。徒歩約15分で新潟大学西門。
<http://www.niigata-u.ac.jp/gakugai/id/005.html> もご覧下さい。
連絡先 石川 雅之（木更津工業高等専門学校 電気電子工学科）
TEL:0438-30-4101 E-Mail:ishikawa@e.kisarazu.ac.jp

- ECT-04-01 抵抗領域動作の同一チャネルMOSFETを用いた Rail-to-Rail OTA の一構成
吉田拓馬，兵庫 明，関根慶太郎（東京理科大学）..... 1
- ECT-04-02 同一チャネルMOSFETのみで電圧 - 電流変換を実現した rail-to-rail OTA
の構成法
河合慶悟，高井伸和（東京工芸大学）..... 5
- ECT-04-03 入力信号分割を用いた rail-to-rail OTA の一構成法
菊池 裕，高井伸和（東京工芸大学）..... 11
- ECT-04-04 低入力オフセット電圧コンパレータにおける同相入力範囲と動作速度の両立
山田耕平（富士電機アドバンステクノロジー）..... 15
- ECT-04-05 温度補償技術を用いた弱反転領域で動作する CMOS 演算増幅器
引地利行（中央大学）
高窪かをり（東海大学）

	高窪 統（中央大学）.....	19
ECT-04-06 リファレンス回路を適用した CMOS 温度 - 電圧変換回路	池田秀寿（中央大学） 高窪かをり（東海大学） 高窪 統（中央大学）.....	25
ECT-04-07 シングルウェル構成によるマッピング回路	佐藤賢治（東海大学） 高窪 統（中央大学） 高窪かをり（東海大学）.....	31
ECT-04-08 低電圧パイプライン A/D 変換器の一構成	府川智彦（東海大学） 高窪 統（中央大学） 高窪かをり（東海大学）.....	37
ECT-04-09 環状ニューラルネットワークを用いた短期記憶回路モデルの特性改善	竹田淳文，萩原貴志，笹野直哉，佐伯勝敏，関根好文（日本大学）.....	41
ECT-04-10 ハードウェア想起モデルに対する検討	永海治樹，関根好文（日本大学）.....	47
ECT-04-11 パルス形ニューロンモデルで構成した環状ニューラルネットワークのコーディングに対する検討	藤田 剛，関根好文（日本大学）.....	53

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木 茂孝（東京工業大学）
〔幹事〕石川 雅之（木更津高専），西城 和幸（ソニー），
高井 伸和（東京工芸大学）
〔幹事補佐〕佐藤 隆英（東京工業大学）

日時 平成16年1月21日（水）13：00 - 17：20
平成16年1月22日（木）09：00 - 12：00
平成16年1月23日（金）09：00 - 12：00

場所 新潟大学 五十嵐キャンパス 新潟大学大学院自然科学研究科大会議室
（〒950-2181 新潟市五十嵐2の町 8050 番地 025-262-7000（代表））
新潟駅からJR越後線にて約25分，内野駅下車。徒歩約15分で新潟大学西門。
<http://www.niigata-u.ac.jp/gakugai/id/005.html> もご覧下さい。
連絡先 石川 雅之（木更津工業高等専門学校 電気電子工学科）
TEL:0438-30-4101 E-Mail:ishikawa@e.kisarazu.ac.jp

- ECT-04-12 CCCを用いた電流モード各種2次フィルタの実現
原 典昭，渡部勝行，沖根光夫（広島工業大学）..... 1
- ECT-04-13 複素係数を媒介とした反対称性を有する高域通過フィルタの構成
田中政範，渡辺弘道，本田淳也（新潟大学）..... 7
- ECT-04-14 位相差分波回路に基づく2次能動ポリフェーズフィルタの一構成
武藤浩二（北九州産業学術推進機構）..... 13
- ECT-04-15 光空間伝送受信回路用BPFの設計
児玉尚英（ソニーLSIデザイン）
鄭 文在，片倉雅幸（ソニー）..... 19
- ECT-04-16 平方根回路を用いた線形化MOS差動対の一構成
齋藤充洋，兵庫 明，関根慶太郎（東京理科大学）..... 25

ECT-04-17	高次圧縮伸長関数を用いた電圧帰還型 companding 積分器の構成 山形 慎, 高井伸和 (東京工芸大学)	29
ECT-04-18	回路ブロックの組み合わせによるアナログ電子回路の自動合成 - オペアンプの合成 - 海野直之, 高木茂孝, 藤井信生 (東京工業大学)	35

電気学会研究会資料目次

電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木 茂孝（東京工業大学）
〔幹事〕石川 雅之（木更津高専），西城 和幸（ソニー），
高井 伸和（東京工芸大学）
〔幹事補佐〕佐藤 隆英（東京工業大学）

日時 平成16年1月21日（水）13：00 - 17：20
平成16年1月22日（木）09：00 - 12：00
平成16年1月23日（金）09：00 - 12：00

場所 新潟大学 五十嵐キャンパス 新潟大学大学院自然科学研究科大会議室
（〒950-2181 新潟市五十嵐2の町 8050 番地 025-262-7000（代表））
新潟駅からJR越後線にて約25分，内野駅下車。徒歩約15分で新潟大学西門。
<http://www.niigata-u.ac.jp/gakugai/id/005.html> もご覧下さい。
連絡先 石川 雅之（木更津工業高等専門学校 電気電子工学科）
TEL:0438-30-4101 E-Mail:ishikawa@e.kisarazu.ac.jp

- ECT-04-19 コルピッツ形水晶発振器起動時の電源間インピーダンス
原山国広（日本大学）
野村紀央，青柳勇二（東洋通信機）
関根好文（日本大学）..... 1
- ECT-04-20 エミッタ・ホロワ回路を付加した高周波用コルピッツ発振回路に対する検討
周 宗霖（日本大学）
野村紀央，青柳勇二（東洋通信機）
関根好文（日本大学）..... 7
- ECT-04-21 制御電流に対する線形性を改善したMOSトランジスタ発振回路の一構成
吉崎和也，高木茂孝，藤井信生（東京工業大学）..... 13
- ECT-04-22 2.5GHz 電圧制御発振器の発振帯域自動調整
Yap Hwa Seng，伊東昌章（Oki Techno Centre Singapore）
藤田 研，伊藤秀二（沖電気工業）..... 19

ECT-04-23	- PLLのパラメータ設定と位相雑音に関する考察 上田啓介, 山本泰子, 松岡俊匡, 谷口研二 (大阪大学)	23
ECT-04-24	PLLの高速ロックアップを実現するループフィルタ設計手法の提案 八代圭司, 米谷昭彦 (名古屋工業大学)	29
ECT-04-25	Active Shielding System for Digital Noise Suppression with Consideration on Arbitrary Noise Source Position Nicodimus Retdian Agung, Shigetaka Takagi (Tokyo Institute of Technology)	35