

# 電気学会研究会資料目次

## 電子回路研究会

テーマ「電子回路一般」

〔委員長〕高木 茂孝（東工大）

〔幹事〕西城 和幸（ソニー），高井 伸和（東京工芸大学），高窪 統（中央大学）

〔幹事補佐〕佐藤 隆英（東工大）

日時 平成16年6月24日（木）13:00 - 17:35

平成16年6月25日（金） 9:15 - 14:15

場所 公立はこだて未来大学 5階会議室

（〒041-8655 北海道函館市亀田中野町116-2）

1) JR函館駅から車で約25分

2) JR函館駅からバスで約40分（JR函館駅前 未来大学）

3) 函館空港から車で約30分

4) 函館空港からバスで約60分（函館空港 五稜郭公園乗換 未来大学）

詳細は、<http://www.fun.ac.jp/location/index.html>をご覧ください。

- ECT-04-36 AB級動作出力段を有する低電圧・低消費電力演算増幅器  
後藤健志，高橋慶光，大山聡一郎，兵庫 明，関根慶太郎（東京理科大学）..... 1
- ECT-04-37 低電圧・高周波トランスコンダクタンス増幅器 - Nauta の OTA の改良 -  
林 海軍，神宮善敬，稲葉晋也，小林春夫（群馬大学）..... 5
- ECT-04-38 低歪み電圧電流変換回路を用いたアナログ CMOS 四象限乗算器  
溝神正和（中央大学）  
高窪かをり（明治大学）  
高窪 統（中央大学）..... 11
- ECT-04-39 水晶発振器の位相雑音特性に対する一検討  
野村記央，板垣昌秀，青柳勇二（東洋通信機）..... 17
- ECT-04-40 100MHz ~ 2GHz の周波数帯で有効な圧電発振回路の一検討  
川岸将実，上野大樹，泉谷昭二，足立武彦（横浜国立大学）..... 23

ECT-04-41	MOS 複合トランジスタを用いた高負性抵抗水晶発振回路の一検討 内田達也，中西一訓，泉谷昭二，足立武彦（横浜国立大学）.....	27
ECT-04-42	分数分周 PLL におけるスプリアス低減に関する一検討 立花良一（東芝） 清水 優，榎岡秀昭（東芝セミコンダクター社）.....	31
ECT-04-43	低雑音・高出力電圧レギュレータの一構成 ニコデムス・レディアン，野瀬朗満，高木茂孝，藤井信生（東京工業大学）.....	37
ECT-04-44	A Study on Static and Switching Characteristics of a SiC VJ-FET and Si MOS-FET Cascode Power Device Tsuyoshi FUNAKI，Takashi HIKIHARA，Tsunenobu KIMOTO（Kyoto University）.....	43
ECT-04-45	直交復調器に用いる LO バッファ回路の LO 漏洩抑圧・低消費電力化に関する 一検討 三友敏也，渡辺 理，大高章二，藤本竜一（東芝）.....	49
ECT-04-46	HDD 用リードライト IC 向け低電力ライト回路の提案 結城文夫，山下寛樹，柳生正義，川下達也（日立中央研究所）.....	55

# 電気学会研究会資料目次

## 電子回路研究会

### テーマ「電子回路一般」

- ECT-04-47 マルチビット複素バンドパス AD変調器1次DWAアルゴリズムの実現  
回路の検討  
和田宏樹, 小林春夫, 傘 昊 (群馬大学) ..... 1
- ECT-04-48 マルチビット・ローパス AD変調器2次DWAアルゴリズムの提案  
萩原広之, 傘 昊, 小林春夫 (群馬大学) ..... 7
- ECT-04-49 連続時間系 Band-pass ADCにおける積分器の高次歪みが出力に及ぼす影響  
藤田林太郎, 兵庫 明, 関根慶太郎 (東京理科大学) ..... 13
- ECT-04-50 アナログFIRフィルタを用いたカスケード型  $\Sigma$ -DAC  
安田 彰 (法政大学) ..... 19
- ECT-04-51 設計自動化を目的とするパイプラインADCのVerilog-Aによるモデル化と  
シミュレーション  
大浦崇央, 大島賢史, 鈴木 勉, 浅井秀樹 (静岡大学) ..... 25
- ECT-04-52 多段増幅回路の位相補償の自動化に関する研究  
海野直之, 草川直人, 藤井信生 (東京工業大学) ..... 31
- ECT-04-53 線形動作MOSFETを用いた広制御電圧範囲VGA  
細谷昌宏, 藤田智弘 (立命館大学) ..... 37
- ECT-04-54 クロックブースタ回路の性能比較に関する一検討  
清水大数, 兵庫 明, 関根慶太郎 (東京理科大学) ..... 43
- ECT-04-55 サブスレッショルド電流の影響を考慮した1/2分周器の構成  
高橋 悠, 兵庫 明, 関根慶太郎 (東京理科大学) ..... 47
- ECT-04-56 基板雑音の平均量を低減するためのアクティブキャンセルとガードバンドの形状  
鈴木寛人 (豊橋技術科学大学)  
ニコデムス・レディアン・アグン (東京工業大学)  
和田和千 (豊橋技術科学大学)  
高木茂孝 (東京工業大学) ..... 51