

電気学会研究会資料目次

電子回路研究会

[委員長] 高木 茂孝 (東工大)

[幹事] 西城和幸 (エーシーイー)、高井伸和 (群馬大)、高窪 統 (中央大)

[幹事補佐] 佐藤 隆英 (東工大)

日時 平成18年1月26日(木) 13:00-17:20

平成18年1月27日(金) 9:00-15:45

場所 ホテルニューツルタ (〒874-0920 大分県別府市北浜1-14-15)

別府駅より徒歩10分、大分空港から別府駅まではバス(所要時間50分)を御利用
頂けます。詳細は、<http://www.newtsuruta.com> をご覧下さい。

現地連絡先 片岡 弘行 (ひびきのシステムラボ)

Tel&Fax:092-483-9117, e-mail:kata@hibikino.co.jp

内容連絡先 佐藤 隆英 (東京工業大学 電子物理工学専攻)

Tel:03-5734-2850, e-mail:takahide@ec.ss.titech.ac.jp

テーマ「電子回路一般」

ECT-06-1 低歪み電圧電流変換回路における移動度変調効果に関する検討

溝神正和 (中央大学)

高窪かをり (明治大学)

高窪 統 (中央大学) …………… 1

ECT-06-2 弱反転領域で動作する MOSFET を用いた温度センサ回路

板橋陽介 (中央大学)

高窪かをり (明治大学)

高窪 統 (中央大学) …………… 7

ECT-06-3 5GHz 帯シングルエンド LNA の試作と測定

永田基希、兵庫 明、関根慶太郎 (東京理科大学) …………… 11

ECT-06-4	可塑性を考慮したニューラルネットワークの IC 化に対する検討 ハイマニーハッサワン、小野克幸、関根好文、佐伯勝敏（日本大学）……………	15
ECT-06-5	OTA を用いたパルス形ハードウェア CPG モデル 小野克幸、秦 恵子、関根好文、佐伯勝敏（日本大学）……………	19
ECT-06-6	メンフクロウの音源定位機構のハードウェアによるモデル化 小黒亮平、関根好文（日本大学）……………	25
ECT-06-7	パルス形ハードウェアニューロンモデルを用いた視覚野入力部のモデル化 岩本尚晃、加地孝則、関根好文（日本大学）……………	31
ECT-06-8	GHz 帯 VCSO の低位相雑音化に対する検討 野村記央、青柳勇二（エプソントヨコム） 関根好文（日本大学）……………	37
ECT-06-9	R-D コンバータ複素信号処理に出会う 片倉雅幸、高木祐一（ソニー） 戸田麻子（University of California, Berkely） 櫛原 弘（多摩川精機）……………	43
ECT-06-10	Twin PLL 型 R-D コンバータ 片倉雅幸、高木祐一、鈴木仁人、門山隆英（ソニー） 戸田麻子（University of California, Berkely） 櫛原 弘（多摩川精機）……………	49

電気学会研究会資料目次

電子回路研究会

[委員長] 高木 茂孝 (東工大)

[幹事] 西城和幸 (エーシーイー)、高井伸和 (群馬大)、高窪 統 (中央大)

[幹事補佐] 佐藤 隆英 (東工大)

日時 平成18年1月26日 (木) 13:00-17:20

平成18年1月27日 (金) 9:00-15:45

場所 ホテルニューツルタ (〒874-0920 大分県別府市北浜1-14-15)

別府駅より徒歩10分, 大分空港から別府駅まではバス (所要時間50分) を御利用頂けます。詳細は、<http://www.newtsuruta.com> をご覧下さい。

現地連絡先 片岡 弘行 (ひびきのシステムラボ)

Tel&Fax:092-483-9117, e-mail:kata@hibikino.co.jp

内容連絡先 佐藤 隆英 (東京工業大学 電子物理工学専攻)

Tel:03-5734-2850, e-mail:takahide@ec.ss.titech.ac.jp

テーマ「電子回路一般」

ECT-06-11 改良型ニューロンMOS カレントミラーに関する研究

村上真人、舛岡貴志、深井澄夫 (佐賀大学) …… 1

ECT-06-12 ニューロンMOS を用いた同相信号除去比の改善

田崎 篤、舛岡貴志、深井澄夫 (佐賀大学) …… 5

ECT-06-13 アベレージングに基づくフラッシュ型A/D変換器の無歪化

佐藤洋平 (東京工業大学)

大塚正則 (ルネサステクノロジ)

高木茂孝 (東京工業大学) …… 9

ECT-06-14 OTA を削減した伝送零点を有するリーブログ型フィルタの一構成法

高木茂孝、朝倉 傑、藤井信生 (東京工業大学) …… 15

ECT-06-15	DC オフセットによる Q エラーを低減可能な Q チューニング方式の一構成 中村剛一郎、兵庫 明、関根慶太郎（東京理科大学）	21
ECT-06-16	CMOS インバータを用いたアクティブ RC ポリフェーズフィルタの設計 矢舗 誠、吉田英一、谷本 洋（北見工業大学）	25
ECT-06-17	MOSFET を用いた電流モードユニバーサル Biquad 回路 豊田雅彦、沖根光夫（広島工業大学）	31
ECT-06-18	MOSFET を用いた電流モード高次フィルタ 玄場勇次、沖根光夫（広島工業大学）	37
ECT-06-19	$\Delta\Sigma$ 変調器を用いた PDM 変換による DC-DC コンバータ 福田章吾（中央大学） 高窪かをり（明治大学） 高窪 統（中央大学）	43
ECT-06-20	$\Delta\Sigma$ 変調器を用いた位相比較器の提案 若山大樹、全 真生、寺田洋介、山中洋介、安田 彰（法政大学）	49
ECT-06-21	2 次ノイズシェーピングを利用する D 級増幅器の SNR 改善に関する検討 大久保明範、緒方克哉、榎本陽一、安田 彰（法政大学）	55
ECT-06-22	CMOS スイッチの低電圧応用に適したクロックブースタ回路 清水大数、兵庫 明、関根慶太郎（東京理科大学）	61
ECT-06-23	電流検出回路を用いた降圧型 DC-DC コンバータの突入電流低減手法 新井義明、兵庫 明、関根慶太郎（東京理科大学）	65
ECT-06-24	低電圧動作可能な高速分周回路の検討 河上千倉、青木正和（諏訪東京理科大学） 兵庫 明（東京理科大学）	69
ECT-06-25	前値差分方式によるアナログ信号処理の検討 藤田林太郎、佐藤広生、兵庫 明、関根慶太郎（東京理科大学）	73