

電気学会研究会資料目次

電子回路研究会

〔委員長〕 兵庫 明（東京理科大学）

〔幹事〕 高井伸和（群馬大学），西城和幸，和田和千（豊橋技術科学大学）

〔幹事補佐〕 佐藤広生（東京理科大学）

日 時 平成20年3月26日（水） 14:00～17:25
3月27日（木） 9:00～15:00

場 所 豊橋技術科学大学 ベンチャー・ビジネス・ラボラトリー プロジェクト研究交流室（豊橋市天伯町雲雀ヶ丘1-1，豊橋駅東口バス乗り場2番豊橋技科大線（技科大前行き，福祉村行き）技科大前下車（所要時間約25分），東名高速道路 音羽蒲郡ICまたは豊川ICから約1時間

<http://www.tut.ac.jp/intr/in01/in0114/index.html>

http://www.tut.ac.jp/intr/image/img_0113_3.jpg の右上部⑨)

テーマ「電子回路一般」

- ECT-08-20 可変利得電流増幅回路の一構成
高木茂孝，ニコデムス レディアン，チョウ ケツテイ（東京工業大学）…………… 1
- ECT-08-21 トランスコンダクタンス及び動作範囲の変化に対応したバイアスオフセット型 CMOS トランスコンダクタの線形性改善手法
宮澤壽志大，鐘ヶ江和文，松元藤彦，野口泰明（防衛大学校）…………… 7
- ECT-08-22 SEPP を用いた水晶発振回路の検討
小山秀穂，石川雅之（木更津工業高等専門学校）…………… 13
- ECT-08-23 リング発振器を用いたデジタル PWM 発生回路
清水一也（群馬大学）
安藤和正（東芝 LSI システムサポート）
森 偉文樹，宮島広行，小林春夫，傘 昊，高井伸和，堀口将史（群馬大学）
村山知支人，西田幸弘，吉田博史（東芝 LSI システムサポート）…………… 17

ECT-08-24	RF サンプリング連続時間バンドパス $\Delta\Sigma$ AD 変調器アーキテクチャの検討 元澤篤史 (群馬大学) ロレ パスカル (シャープ) 林 海軍, 田邊朋之, 上森将文 (群馬大学) 飯塚邦彦 (シャープ) 小林春夫, 傘 昊, 高井伸和 (群馬大学) …… 23
ECT-08-25	冗長性をもった逐次比較近似 AD 変換アルゴリズム —コンパレータ 2 個の場合— 小川智彦, 小林春夫, 高橋洋介, 傘 昊 (群馬大学) 堀田正生 (武蔵工業大学) …… 29
ECT-08-26	小面積・低消費電力の高速シリアルデータ送受信回路 林 哲也, 吉谷正章, 白石博司, 樋口智一 (富士通 LSI ソリューション) …… 35
ECT-08-27	GA を用いたオペアンプの最適素子値探索における個体表現の検討 竹原裕司, 夏井雅典, 田所嘉昭 (豊橋技術科学大学) …… 41

電気学会研究会資料目次

電子回路研究会

〔委員長〕 兵庫 明 (東京理科大学)

〔幹事〕 高井伸和 (群馬大学), 西城和幸, 和田和千 (豊橋技術科学大学)

〔幹事補佐〕 佐藤広生 (東京理科大学)

日 時 平成20年3月26日 (水) 14:00~17:25
3月27日 (木) 9:00~15:00

場 所 豊橋技術科学大学 ベンチャー・ビジネス・ラボラトリー プロジェクト研究交流室 (豊橋市天伯町雲雀ヶ丘1-1, 豊橋駅東口バス乗り場2番豊橋技科大線 (技科大前行き, 福祉村行き) 技科大前下車 (所要時間約25分), 東名高速道路 音羽蒲郡ICまたは豊川ICから約1時間

<http://www.tut.ac.jp/intr/in01/in0114/index.html>

http://www.tut.ac.jp/intr/image/img_0113_3.jpg の右上部⑨)

テーマ「電子回路一般」

- ECT-08-28 二次元状に配置された抵抗素子に対する省配線読み出し方式の検討
塩入徳亮, 秋田純一 (金沢大学) …… 1
- ECT-08-29 プロセス開発・設計におけるESD対策の基本
加藤一洋 (東芝) …… 7
- ECT-08-30 出力素子の非線形性の影響を緩和するドライバ回路の検討
榎本陽一, 赤羽弘之, 齊藤僚太, 安田 彰 (法政大学) …… 13
- ECT-08-31 オンチップアナログインタフェースの同相ノイズ低減に関する一手法
佐藤裕治, 塚田敏郎, 高木茂孝 (東京工業大学) …… 17
- ECT-08-32 信号分割手法に基づき基板雑音と歪みを同時に低減するためのフィルタ構成
和田和千, 清川幸哉 (豊橋技術科学大学)
ニコデムス レディアン, 高木茂孝, 佐藤隆英, 藤井信生 (東京工業大学) …… 23

ECT-08-33	単一ソースフォロフによる高次ローパスフィルタの構成法 高木茂孝, 廣田 健, 佐藤隆英, 藤井信生 (東京工業大学) ……	29
ECT-08-34	素子値の広がりを低減した IF 用狭帯域通過フィルタの試作と評価 久保俊一, 和田和千, 田所嘉昭 (豊橋技術科学大学) ……	35
ECT-08-35	ゲート接地型広帯域 CMOS LNA の低雑音化 林 哲平, 佐藤広生, 兵庫 明, 関根慶太郎 (東京理科大学) ……	41
ECT-08-36	ダイレクトコンバージョン受信機用 DC オフセット除去回路の一構成法 丹羽篤親, 高木茂孝, 藤井信生 (東京工業大学) ……	47
ECT-08-37	弱反転領域で動作する MOSFET を用いた PTAT 回路の検討 田村直人 (中央大学) 高窪かをり (明治大学) 高窪 統 (中央大学) ……	53
ECT-08-38	少量ハードウェア タイムデジタイザ回路 清水一也, 金田雅人, 小林春夫, 高井伸和 (群馬大学) 堀田正生 (武蔵工業大学) ……	59
ECT-08-39	タイムデジタイザを用いた AD 変換器の展開と高性能化 小室貴紀 (アジレント・テクノロジー・インターナショナル) 清水一也, 真鍋 亘, 小林春夫 (群馬大学) ……	65