

電気学会研究会資料目次

電子回路研究会

〔委員長〕 兵庫 明 (東京理科大学)

〔幹事〕 高井伸和 (群馬大学), 和田和千 (豊橋技術科学大学), 西城和幸

〔幹事補佐〕 佐藤広生 (東京理科大学)

日時 平成20年1月31日 (木) 13:00~17:00
2月 1日 (金) 9:00~12:25

場所 福井大学 地域共同研究センター 研修室 (〒910-8507 福井市文京3-9-1, バス: JR福井駅前 (⑩のりば) ~福井大学前下車 (所要時間 約10分), 私鉄えちぜん鉄道: 福井駅~福大前西福井駅下車 (所要時間 約10分), 北陸自動車道: 福井 I.C. または福井北 I.C. から (所要時間約30分)
<http://www.fukui-u.ac.jp/NewHP1002/map/campus.htm>

テーマ「電子回路一般」

- ECT-08-1 2つのソース結合対を用いたトランスコンダクタの構成
小野習仁, 庄野和宏, 石橋幸男 (筑波大学) 1
- ECT-08-2 オフセット補正を内蔵したコンパレータ回路に関する一考察
斉 智司, 島 健 (神奈川大学) 5
- ECT-08-3 三角波を二つ用いたのこぎり波発生回路
藤村征弘, 井伸和 (群馬大学) 9
- ECT-08-4 ダブルエッジトリガ型位相比較器を用いた位相同期回路の小面積化
馬村哲郎, 高木茂孝, 藤井信生 (東京工業大学) 13
- ECT-08-5 低速動作 PLL の離散系伝達関数による一設計
植木美久, 杉本克博, 森 博之 (日本テキサス・インスツルメンツ) 19
井戸 徹 (大阪大学)
- ECT-08-6 ハイエンドオーディオ用 $\Delta\Sigma$ ADC の一設計事例
大浦崇央, 阿部啓史 (日本テキサス・インスツルメンツ) 23
- ECT-08-7 A Study on Effect of Integrator Non-Linearity on Performance Degradation of $\Sigma\Delta$ Modulator
Atit Tamtrakarn, Takeo Tokunaga, Genichiro Oga, Masayuki Katakura (Sony) 27
Akihiro Kanbe (Gunma University)

ECT-08-8	広いデジタル回路領域に対応した基板雑音の打ち消し回路 鈴木寛人, 和田和千, 田所嘉昭 (豊橋技術科学大学) ……………	31
ECT-08-9	規則性予見減算器 佐藤 仁, 中村次男, 冬瓜成人, 笠原 宏, 田中照夫 (東京電機大学) ……………	37

電気学会研究会資料目次

電子回路研究会

〔委員長〕 兵庫 明 (東京理科大学)

〔幹事〕 高井伸和 (群馬大学), 和田和千 (豊橋技術科学大学), 西城和幸

〔幹事補佐〕 佐藤広生 (東京理科大学)

日時 平成20年1月31日 (木) 13:00~17:00
2月 1日 (金) 9:00~12:25

場所 福井大学 地域共同研究センター 研修室 (〒910-8507 福井市文京3-9-1, バス: JR福井駅前 (⑩のりば) ~福井大学前下車 (所要時間 約10分), 私鉄えちぜん鉄道: 福井駅~福大前西福井駅下車 (所要時間 約10分), 北陸自動車道: 福井 I.C. または福井北 I.C. から (所要時間約30分)
<http://www.fukui-u.ac.jp/NewHP1002/map/campus.htm>

テーマ「電子回路一般」

- ECT-08-10 PSRR を改善させた多段型 LDO レギュレータ構成の提案
油井史典, 高井伸和 (群馬大学) 1
- ECT-08-11 フラットパネルディスプレイ内における差動多値信号を用いた高速信号伝送に関する研究
古屋 亮, 佐野勇司 (東洋大学) 5
- ECT-08-12 フィルタ特性選択型 5Gb/s アダプティブイコライザ
富岡 勉, 藤田隆宏, 佐々木こず恵, 佐藤広生 9
兵庫 明, 関根慶太郎 (東京理科大学)
- ECT-08-13 サファイア上シリコン基板に集積した 1.5V-28mW GPS 受信回路
藤田 研, 倉持 隆, 伊藤秀二 (沖電気工業) 15
D. Losser, J. Adamski, Dan Nobbe (Peregrine Semiconductor)
G. Pucci, A. Dribinsky (Memsic)
- ECT-08-14 相補型入力段とアクティブフィードバックを用いた広帯域インダクタレス LNA
彦坂昇吾, 佐藤広生, 兵庫 明, 関根慶太郎 (東京理科大学) 19
- ECT-08-15 同相帰還を用いた電流再利用 LNA 回路の低電源電圧化
佐藤豪大, 佐藤広生, 兵庫 明, 関根慶太郎 (東京理科大学) 23

ECT-08-16	フィードバック LNA の入力インピーダンス整合改善に関する一検討 安嶋修平, 佐藤広生, 兵庫 明, 関根慶太郎 (東京理科大学) ……………	29
ECT-08-17	ジャイレータを用いた 3 相複素係数フィルタの構成とその能動シミュレーション 庄野和宏, 石橋幸男 (筑波大学) ……………	35
ECT-08-18	有極低域通過特性を有する低感度ダイレクトサンプリングミキサ 山下知憲, 和田和千, 田所嘉昭 (豊橋技術科学大学) ……………	41
ECT-08-19	電気回路シミュレーションに基づく画像エッジ補間法のための回路モデルの再検討 吉田俊之, 笹嶋資泰 (福井大学) ……………	47